



## INVITAȚIE DE PARTICIPARE

Cluj-Napoca  
22.03.2019

Universitatea Tehnică din Cluj-Napoca (UTC-N), în calitate de beneficiar al proiectului intitulat ***“Parteneriate pentru transfer de cunoștințe și tehnologie în vederea dezvoltării de circuite integrate specializate pentru creșterea eficienței energetice a noilor generații de vehicule”***, acronim ***PartEnerIC***, ID P\_40\_437, finanțat în baza contractului nr. 19 din 1 septembrie 2016 prin programul Operațional Competitivitate 2014-2020, Axa prioritară 1 - Cercetare, dezvoltare tehnologică și inovare în sprijinul competitivității economice și dezvoltării afacerilor, Acțiunea 1.2.3 (POC-A1.2.3-G-2015), **invită toate firmele cu activități de cercetare-dezvoltare în domeniul circuitelor integrate pentru managementul puterii în aplicații auto să participe la acest proiect.**

Obiectivul proiectului PartEnerIC este transferul de cunoștințe și tehnologie între Universitatea Tehnică din Cluj-Napoca și întreprinderile cu activități de cercetare-dezvoltare în domeniul circuitelor integrate pentru industria auto, în scopul dezvoltării de noi tehnici de proiectare, verificare, caracterizare și modelare a unor circuite integrate de mare performanță destinate managementului puterii în industria auto, validate prin realizarea de prototipuri și medii de modelare-simulare a acestora, precum și comercializarea rezultatelor de cercetare către mediul privat care își dezvoltă afaceri cerute de piață.



Întreprinderile interesate sunt invitate să participe ca partener industrial la **Activități de cercetare industrială realizate în colaborare efectivă cu întreprinderea în vederea dezvoltării unor noi metodologii pentru verificarea, caracterizarea și modelarea convertoarelor DC-DC cu inductor extern.**

Dintre obiectivele specifice urmărite în cadrul acestor activități amintim:

- I. Îmbunătățirea metodologiei de verificare a circuitelor integrate în faza pre-siliciu precum și a metodologiei de verificare-caracterizare după integrare în siliciu
- II. Realizarea de modele și metamodele ale circuitelor integrate testate
- III. Analiza ratei de apariție a defectelor de producție (Yield Analysis)
- IV. Validarea noilor tehnici și metodologii elaborate în cadrul proiectului prin aplicarea lor efectivă la verificarea, caracterizarea și modelarea unor prototipuri de convertoare DC-DC integrate cu inductor extern pentru aplicații auto.

Mai multe informații despre proiectul PartEnerIC, precum și condițiile de eligibilitate pe care trebuie să le îndeplinească partenerii industriali, se găsesc pe site-ul proiectului: <https://parteneric.utcluj.ro/pe-ntru-inre-prinderi/index.html>

**Proiect cofinanțat din Fondul European de Dezvoltare Regională prin Programul Operațional Competitivitate 2014-2020**

**Date de contact:** Director proiect, conf.dr.ing. Marius Neag

Tel. 0264-202454 ; E-mail: [marius.neag@bel.utcluj.ro](mailto:marius.neag@bel.utcluj.ro)