



INVITATIE DE PARTICIPARE

Universitatea Tehnică din Cluj-Napoca (UTC-N), în calitate de beneficiar al proiectului cu titlul ***“Parteneriate pentru transfer de cunoștințe și tehnologie în vederea dezvoltării de circuite integrate specializate pentru creșterea eficienței energetice a noilor generații de vehicule”***, acronim ***PartEnerIC***, ID P_40_437, finanțat în baza contractului nr. 19 din 1 septembrie 2016 prin programul Operațional Competitivitate 2014-2020, Axa prioritară 1 - Cercetare, dezvoltare tehnologică și inovare în sprijinul competitivității economice și dezvoltării afacerilor, Acțiunea 1.2.3 (POC-A1.2.3-G-2015), **invită toate firmele cu activități de cercetare-dezvoltare în domeniul circuitelor integrate pentru managementul puterii în aplicații auto să participe la acest proiect.**

Obiectivul proiectului PartEnerIC este transferul de cunoștințe și tehnologie dintre Universitatea Tehnică din Cluj-Napoca și întreprinderile cu activități de cercetare-dezvoltare în domeniul circuitelor integrate pentru industria auto, în scopul dezvoltării de noi tehnici de modelare, proiectare, verificare și caracterizare a principalelor tipuri de circuite integrate de mare eficiență pentru managementul puterii în automobile, validate prin realizarea de prototipuri și medii de modelare-simulare a acestora, precum și comercializarea rezultatelor de cercetare către mediul privat care își dezvoltă afaceri cerute de piață.



Întreprinderile interesate sunt invitate să participe la una sau mai multe activități dintre cele prevazute în cadrul proiectului:

1. Activități de tip C1.1.

Activități de cercetare industrială contractuale (pentru și în numele întreprinderii) în vederea dezvoltării unor metode de proiectare sistematică și a unor soluții de circuit noi pentru realizarea convertoarelor DC-DC integrate cu inductoare externe.

2. Activități de tip D.1 - Cercetare industrială realizată în colaborare efectivă cu întreprinderea în vederea dezvoltării unor noi metodologii pentru verificarea, caracterizarea și modelarea circuitelor integrate.

Proiectul urmărește dezvoltarea de noi soluții cu eficiență energetică îmbunătățită pentru principalele trei tipuri de circuite integrate destinate managementului puterii:

- regulatoare de tensiune liniare de tip low-dropout (LDO);
- convertoare DC-DC de tip charge-pump, fără inductor extern;
- convertoare DC-DC cu inductor extern

Mai multe informații despre proiect, precum și condițiile de eligibilitate pe care trebuie să le îndeplinească partenerii industriali se găsesc pe site-ul proiectului:

<http://parteneric.utcluj.ro/activitati/index.html>

Întreprinderile interesate de participarea la acest proiect sunt rugate să ne contacteze la telefonul 0264.202.454 sau la adresa de email Marius.Neag@bel.utcluj.ro.

Director proiect

Conf.dr.ing. Marius Neag

Cluj-Napoca, 03.30.2018

Proiect finanțat prin programul Operațional Competitivitate 2014-2020